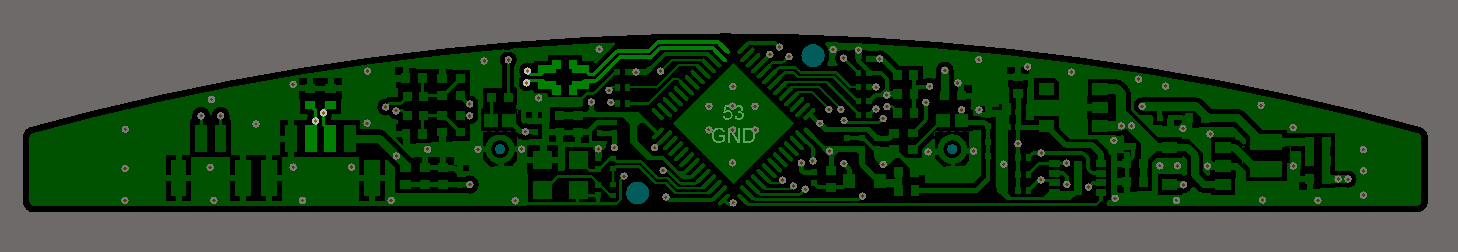
MI.HC2L.CON.2 A250821  
  
USB差分阻抗控制需求：90Ω  
   
层顺序：（TopLayer - GND1 - Power - Single - GND2 - BottomLayer）  
  
  
TopLayer 层 第一层  
  
BottomLayer 层 第六层  
